09 日本国特許庁 (JP)

の特許出版公開

@公開特許公報(A)

昭58—182823

f)Int. Cl.³H 01 L 21/288

I C 25 D 5/08

H 01 L 21/88

識別記号

庁内整理番号 7638—5F 7325—4K 6810—5F ❸公開 昭和58年(1983)10月25日

発明の数 1 審査請求 未請求

(全 3 頁)

公半導体ウェハーのメッキ装置

顧 昭57-66821

②出 願 昭57(1982)4月21日

仍発 明 者 大空茂

创特

東京都港区芝五丁目33番1号日本電気株式会社内

切出 顧 人 日本電気株式会社

東京都港区芝5丁目33番1号

10代 理 人 弁理士 内原管

明 植 18

1. 発明の名称

- 半導体ウェハーのメッキ製象

2 停許請求の範囲

学媒体ウェハー上に金属を被害するメッキ製館のメッキ部分の構造において、学導体ウェハーの 被メッキ軍と対面するアノード電極部に分布補正 板を有し、対向する学導体ウェハーとアノード電 値間において第2の正電極を有することを特徴と する学導体ウェハーのメッキ製盤。

3. 発明の辞組な説明

本免明は半導体ウェハーのメッキ装置にかかり、 とくに半導体ウェハー表面に配藤材料としての金 紙を電解メッキ形成する半導体ウェハーのメッキ 装置に関するものである。

半導体ウェハー表面に、配離材料としての例えば全又は銅等を電解メッキ形成する工程は、例え

ぱピームリード型IC。パンプ型ICの製造工程 で行なわれている。

半導体ウェハーに対する従来のメッキ製置の構造を第1回に示す。四中11はテフロン等よりをるメッキ部本体、12はメッキ時の負(-)電極となるいわゆるカソード電極部、12m はカソード電極部12と導通させた半導体ウェハーの支持部で、メッキ用マスク材(通常ホトレジスト)を通じて半導体ウェハー表面(メッキ面)へメッキ電流を供給する必要から針状に形成されている。

たか、支持部12 aはメッキ部本体11の関口 緑に、一定開解を置いて3~4個所に散けられた ものである。13はメッキ時の正(小電板となるい わゆるアノード電価格で、半導体ウェハー15の 彼メッキ面と対面してメッキ部本体11内に配設 された網状体13 aを有している。14は支持部 12 a上に半導体ウェハーを圧硬してカソード電 値12 に半導体ウェハーを再通させる押えパネ、 15はメッキ配差を形成しょうとする被メッキ部 分を有する半導体ウェハー、16はメッキ額の混

- 2 -

独型型58-182823(2)

れ状況を示す。

とのような往来技術のメッキ装置を用いて半導体ウェハー15の装置被メッキ部分にメッキ記載を形成すると、被増されたメッキ金属のウェハー内にかける展尾分布が基く通常ウェハー中央部で厚く、周辺部で輝い状況を示し、2~8 ミタロン程度の被着原に対し土50 5 福度の特度しか得られない欠点があった。

メッキ級世化がけるメッキ部の構造にかいては、 メッキ厚分布に重要なかかわりのある被メッキ国 近傍でのメッキ金属のイオン機変の均一化が重要 であるが第1図に示される従来構造ではメッキ金 属のイオン製度の均一化に対するコントロール性 化欠けることがメッキ厚分布を悪くする原因となっている。

本発明は上記問題点を解消するもので、1)ア ノード電極別の被メッキ面と対向する網状体形に テフロン等(材料は影像物)よりなる分布補正板 を有する、2)メッキ時の正()電板に振鏡(アノ - ド電板と同電位)される第2の正電面(補助電

- 3 -

る、アノード電極23 に接続(アノード電極と同 電位)される第2の正値値(補助電極)28 をメ ッキ部本体21の内壁に沿って設備するものであ る。25 はメッキ配線形成しょうとする被メッキ 部分を有する半導体ウェハー、26 はメッキ液の 従れ状況をそれぞれ示す。

本発明によれば、メッキ被害する金属のウェハー内分布に関し、アノード電極の観状体圏に取り付けた分布補正板27はメッキ版の混れをコントロールし、メッキ圏本体内機に配置しアノード電極と同電位にした補助電極28位ウェハー周の分配を指正する効果を有し、この分布被正板と補助電極数は、メッキ変界面で収集しつの分配になかかりり、エハーとメッキ液界面で収集もつりェハー径内のあらゆる位置に対っキ面を持ちなり、かられる形状。中に対する場合に対する場合に対する場合に対する場合に対する場合に対する場合に対する場合に対する場合に対する場合に対する場合に関する場合に関するとなった。

値として)をメッキ部本体の内線を沿って配象することを特徴とする。

以下不発明の実施例を第2囟によって説明する。 第2四にかいて、21はテフロン等とりたるメッ + 密本体、 2 2 はメッキ時の負付電極となるいわ ゆるカソード電極部、228はカソード電極と導 通させた半導体ウエハーの支持部で被メッキ頭へ メッキ電流を供給する必要から針状に形成されて いる。セタ支持部22mはメッキ部本件21の額 口線化一定間隔を置いて3~4個所に設けられた ものである。23はメッキ時の正円包根となるい わゆるアノード電極圏で半導体ウェハー25の被 メッキ道と対策してメッキ部不休21内に設置さ れた網状体23aを有している。24は支持巡228 上で半導体ウェハーを圧振してカソード復復るま 化半導体ウェハーを導通させる押えパネである以 上の点までは従来と同じである。本発明にかいて はお記のアノード電極の損状体 2.3 a の上面にテ フロン等の勘線材からたる分布補正模27(図の 例では中央部が穴型けされてなる円板)を設置す

以上の様に本発明によれば半導体ウェハーの長 面に配差材料としての金属を性能よく電解メッキ 形成することができる効果を有するものである。

4. 図面の簡単な説明

第1回は従来の半導体ウェペーメッキ要性の維 断面図、第2回は不発明要健の一実施例を示す緩 断面図である。

21……メッキ部本体、22……カソード電転部、22a……針状加工部(ウェハー支持部)、23……アノード電価部、23a……網状体、24……ウェハー拝えパネ、25……半導体ウェハー、27……分布補正板、28……補助電価板。

代商人 弁理士 内 原



装房电58-182823 (3)



